

Alle vijf vragen tellen even zwaar

1. Noem twee principes van RISC computer ontwerp.
2. Leg met behulp van een tekening, het verschil uit tussen een pipeline machine en een superscalar machine.
3. Welke van de volgende geheugenorganisaties zijn mogelijk? Welke zijn redelijk

a. 10-bit adres	1024 cellen	8 bits/cell
b. 10-bit adres	1024 cellen	12 bits/cell
c. 9-bit adres	1024 cellen	10 bits/cell
d. 11-bit adres	1024 cellen	10 bits/cell
e. 10-bit adres	10 cellen	1024 bits/cell
4. Teken met AND, OR, en NOT poorten een 4-input multiplexer circuit.
5. Leg het verschil uit tussen een synchrone bus en een asynchrone bus uit